

**FEE & DAQ**

# **Reporte der Beiträge**

Beitrag ID: **0**

Typ: **nicht angegeben**

## **Status of STT Concentrator**

*Dienstag, 13. Dezember 2011 16:30 (20 Minuten)*

**Vortragende(r):** Dr. PALKA, Marek (Jagiellonian University)

**Sitzung Einordnung:** FEE & DAQ

Beitrag ID: 1

Typ: **nicht angegeben**

## Current Status of EMC readout

*Dienstag, 13. Dezember 2011 16:55 (20 Minuten)*

**Vortragende(r):** Dr. KAVATSYUK, Myroslav (KVI, University of Groningen)

**Sitzung Einordnung:** FEE & DAQ

Beitrag ID: 3

Typ: **nicht angegeben**

## **Status of MVD Data Concentrator**

*Dienstag, 13. Dezember 2011 17:20 (20 Minuten)*

**Vortragende(r):** STOCKMANNS, Tobias

**Sitzung Einordnung:** FEE & DAQ

Beitrag ID: 4

Typ: **nicht angegeben**

## **Recent Progress on the Comupte Node Design**

*Dienstag, 13. Dezember 2011 17:45 (20 Minuten)*

**Vortragende(r):** Dr. XU, Hao (IHEP,Beijing)

**Sitzung Einordnung:** FEE & DAQ

Beitrag ID: 5

Typ: **nicht angegeben**

## FPGA helix tracking algorithm with STT

*Dienstag, 13. Dezember 2011 18:10 (20 Minuten)*

**Vortragende(r):** Dr. LIANG, Yutie (Giessen University)

**Sitzung Einordnung:** FEE & DAQ